

1.1. Blockschaltbildbeschreibung

Die Flachbaugruppen des Datensichtgerätes sind durch ein Bus-System mit der CPU 8085-3 verbunden. Das Bussystem besteht aus dem Adreß-Bus, dem Daten-Bus, dem Steuer-Bus und den Interrupt-leitungen.

Folgende Steckeranschlüsse der Flachbaugruppen sind durch das Bus-System belegt.

Reihe a		Reihe B		Reihe C	
Stecker-/Signalpunkt		Stecker-/Signalpunkt		Stecker-/Signalpunkt	
1	+5V	1	+5V	1	-5V
2	0V	2	0V	2	---
3	+12V	3	+12V	3	---
4	0V	4	0V	4	---
5	-12V	5	-12V	5	---
6	0V	6	0V	6	---
7	S0-STATUS	7	---	7	---
8	MOSEN	8	S1-STATUS	8	---
9	AD0	9	T-MEMR	9	---
10	AD1	10	T-MEMW	10	---
11	AD2	11	T-IOR	11	---
12	AD3	12	T-IOW	12	---
13	AD4	13	T-INTA	13	---
14	AD5	14	T-RESET	14	---
15	AD6	15	T-RST	15	---
16	AD7	16	READY	16	---
17	AD8	17	---	17	---
18	AD9	18	HOLD-L	18	---
19	AD10	19	HOLDA-L	19	---
20	AD11	20	---	20	---
21	AD12	21	T- 2	21	---
22	AD13	22	T-ALE	22	---
23	AD14	23	IO/M-L	23	---
24	AD15	24	INT-L	24	---
25	DAT0	25	IR0-L	25	---
26	DAT1	26	IR1-L	26	---
27	DAT2	27	IR2-L	27	---
28	DAT3	28	IR3-L	28	---
29	DAT4	29	IR4-L	29	RST 5,5-L
30	DAT5	30	IR5-L	30	RST 6,5-L
31	DAT6	31	IR6-L	31	RST 7,5-L
32	DAT7	32	IR7-L	32	TRAP-L

Die freien Steckerpunkte der C-Reihe sind für Peripherie-Anschlüsse vorgesehen (Tastatur, Floppy, ÜBI und Monitor).