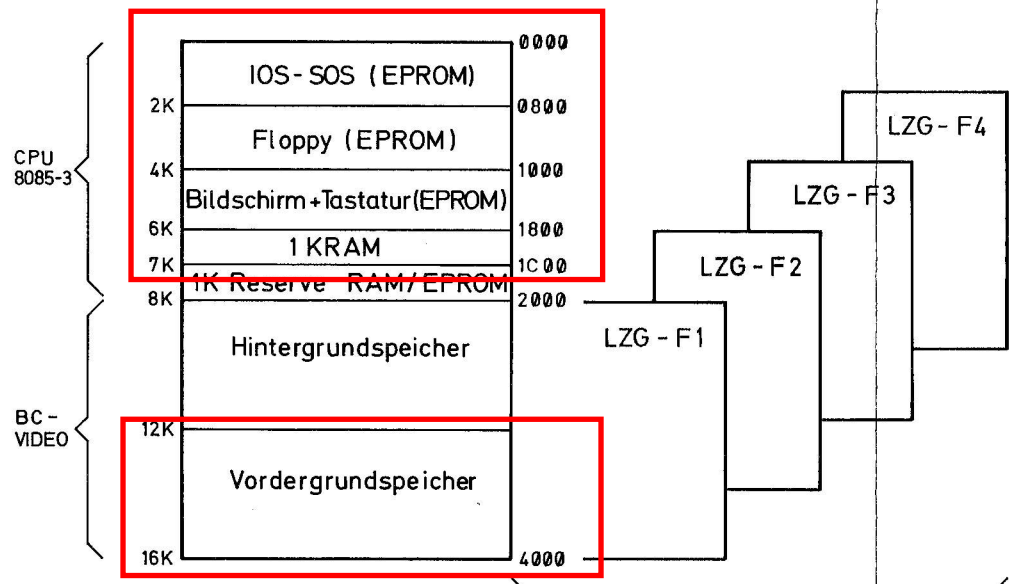


Alphatronic P2 : After RESET is memory (red and green marked) aktive.
 With software banking on/off memory (blue marked), or MOS VIDEO (red).

2.3. Aufbau des Speichers im DS 2069/2



BC-LZG
 Zugriff über OUT-Befehl ADR 7C

Schriftspeicher	Inhalt der ADR 7C (IC 12 BC-TIMING)
LZG - F 1	x 2 H
LZG - F 2	x 6 H
LZG - F 3	x AH
LZG - F 4	x EH
UMSP	x 1 H

Die Signale UMSP und LZG (IC 12 BC-TIMING) dürfen nicht gleichzeitig gesetzt sein.

